

# NanoSpice™ NanoSpice Giga™ NanoSpice Pro™

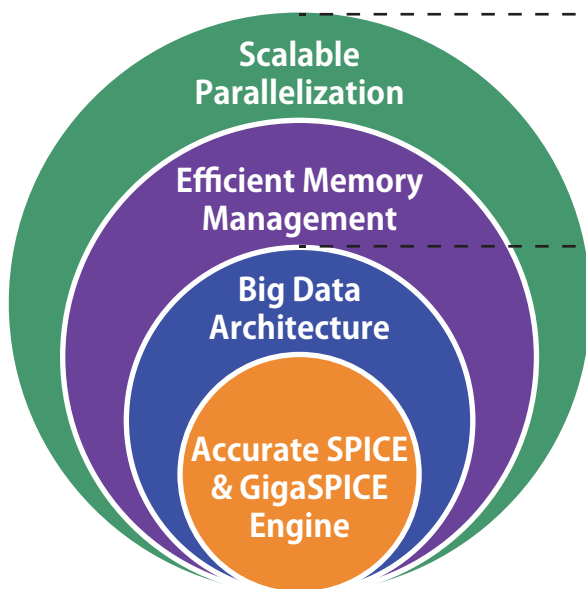
全ての領域をカバー可能な大規模かつ高速な回路シミュレータ

## NanoSpice™ の特長

- 高精度：アナログ回路の精度を満たすPure SPICEエンジンを搭載
- 5倍以上の大容量： >50M 素子のシミュレーションが可能
- 高速並列SPICE：従来SPICEより高速化
- 互換性：従来SPICEの入出力ファイル互換
- 先端プロセス対応：14/7/5nm FinFET対応

## NanoSpice Giga™ の特長

- Pure SPICEエンジンを搭載した NanoSpice Giga™ は、従来のFastSPICEでは対応できない、大容量で高精度のシミュレーションを可能にします



従来のFastSPICEより高速  
32以上のスレッド利用可能

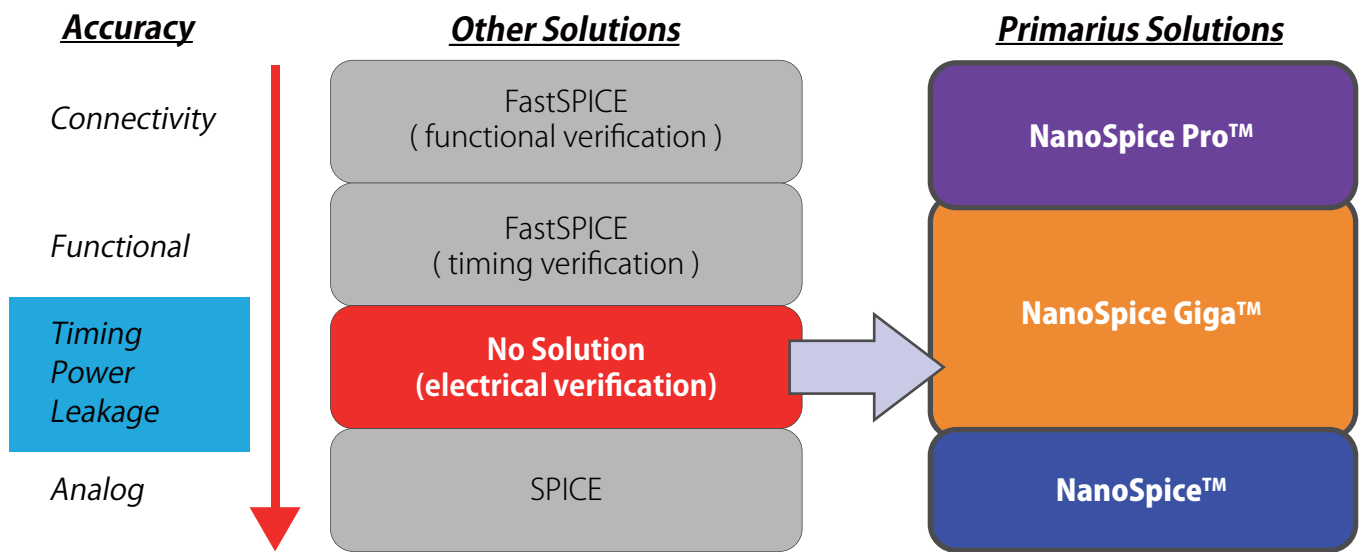
大容量  
(>10<sup>9</sup> 素子)

保証された精度  
FastSPICE用のオプション不要

## NanoSpice Pro™ の特長

- FastSPICEアルゴリズムの革新により、回路のトポロジー認識と自動分割が可能に
- NanoSpice Giga™ よりもさらに大容量で、10倍以上の高速化
- ADS(Adaptive dual-solver)により、アナログ回路の精度とデジタル回路の高速動作を確保

## NanoSpice™/NanoSpice Pro™/NanoSpice Giga™の適用分野



## 実行速度 例

	素子数 上段 全素子 下段 MOS	他社True SPICE MT=1 default	NanoSpice™ / Giga™ *1		使用メモリ Bytes 上段 他社 下段 Nano
			MT=1 *2	MT=8 *2	
DCDC post	7万 700	3h9m	16m	6m	308M 67M
PLL post	21万 4300	47h20m	3h23m	5m49s	567M 156M
DRAM pre	37万 30万	4h41m	5m49s	1m46s	3.3G 1.8G
DRAM post	330万 30万	6h43m	26m24s	16m41s	8.1G 4.4G

\*1 DCDCとPLLはNanoSpice™、DRAM pre/postはNanoSpice Giga™で実行

\*2 精度は他社True SPICEと同等に設定

## サポートプラットフォーム

Red Hat Enterprise Linux / CentOS

●詳しい説明が必要な方は、下記JEDAT営業本部までお問い合わせ下さい。

※このカタログは予告なく変更されることがありますのでご了承下さい。

<開発元>

**PRIMARIUS**  
PRIMARIUS TECHNOLOGIES CO., LTD

<https://www.primarius-tech.com/en>

<販売代理店>

**JEDAT**  
Japan EDA Technologies  
<http://www.jedat.co.jp>

**株式会社ジードット**

〒104-0043 東京都中央区湊1-1-12  
HSB鐵砲洲 電話: 03-6262-8401  
〒532-0003 大阪府大阪市淀川区宮原4-3-12  
新大阪明幸ビル 電話: 06-6150-0930